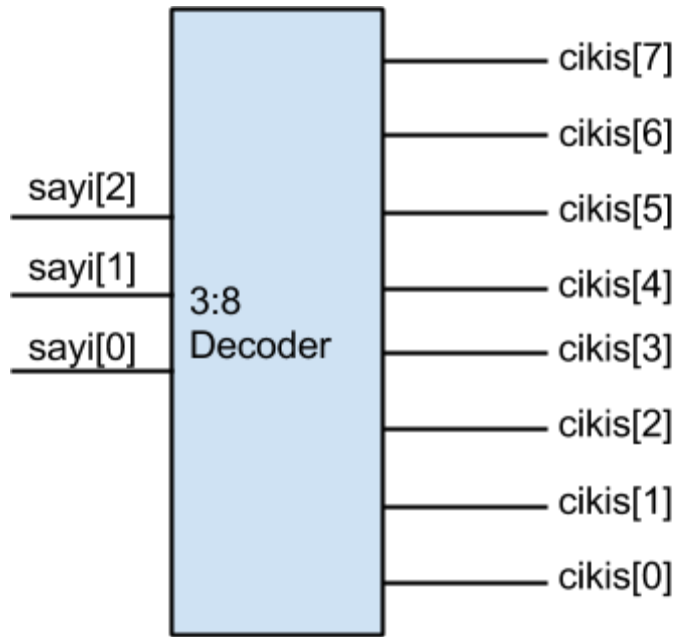


BİL264L - Mantıksal Devre Tasarımı Lab Dersi
Deney 3

1. 3x8 bir Decoder tasarlayıp, Verilog ile Behavioral (Davranışsal) modelleme yaparak gerçekleyiniz.

3x8 Decoder girdi olarak 3 bitlik bir sayı alır. Girdi kaç ise o numaralı çıkış 1, diğer çıkışlar 0 olacak şekilde 8 bitlik çıktı oluşturur. Örnek olarak; eğer girdi 010 (2) ise çıkış 00000100, girdi 110 (6) ise çıkış 01000000 olacaktır. (Burada least-significant bitin 0. index olduğuna dikkat ediniz)



2. İlk soruda tasarladığınız Decoder için simülasyon kodu yazınız. Waveform'u inceleyip, hata olmadığını gözlemledikten sonra devrenizi Spartan 3E board'a yükleyiniz.